

CCD, CMOS カメラモジュール評価ボード

SVI-03

ハードウェア仕様書

Rev.1.3

## 改訂履歴

版数	日付	内容	担当
1.0	2006/04/07	・ 初版	三上
1.1	2006/05/10	・ 3.4.2 DIP スイッチ(S3) カメラモジュールへの出力 CLK の設定 1/8を追記	三上
1.2	2006/08/01	・ 表記ミスを修正	柏木
1.3	2007/12/27	・ 4項カメラモジュール用電源VDDH、VDDL追記	三上

## 目次

1. 概要 .....	1
2. 接続図 .....	1
3. 概略部品配置図 .....	2
3.1. SVI-03部品配置図 .....	2
3.1.1. SVI-03 ブロック図 .....	2
3.1.1. ....	3
3.1.2. SVI-03 概略配置図 .....	3
3.2. SVI-03 コネクタ .....	4
3.2.1. CN1:シリアルコネクタ .....	4
3.2.2. CN2:USB2. 0コネクタ .....	4
3.2.3. CN3:電源コネクタ .....	4
3.2.4. CN4:カメラ接続コネクタ .....	5
3.2.5. CN5:カメラ接続コネクタ .....	6
3.2.6. CN4 と CN5 の位置関係 .....	6
3.3. SVI-03発光ダイオード .....	7
3.3.1. POWER LED(赤色) .....	7
3.3.2. CAM POWER LED(赤色) .....	7
3.3.3. ERR LED(赤色) .....	7
3.3.4. VSYNC LED(緑色) .....	7
3.3.5. ACT LED(緑色) .....	7
3.3.6. ACC LED(緑色) .....	7
3.3.7. RDY LED(緑色) .....	7
3.4. SVI-03スイッチ .....	8
3.4.1. S2:DIPスイッチ .....	8
3.4.2. S3:DIPスイッチ .....	8
3.5. S4:プッシュ・スイッチ .....	9
3.5.1. S5:POWERスイッチ .....	9
3.5.2. S6:カメラPOWERスイッチ .....	9
3.6. カメラ電源・調整ボリューム .....	9
3.6.1. VR1:VDDH調整用ボリューム .....	9
3.6.2. VR2:VDDL調整用ボリューム .....	9
3.7. SVI-03チェック端子 .....	9
3.7.1. VDDH チェック端子 .....	9

---

3.7.2.	VDDLチェック端子 .....	9
3.7.3.	GND1～4チェック端子 .....	9
3.7.4.	GND1、2チェック端子 .....	9
3.8.	SVI-03ジャンパー .....	10
3.8.1.	JP1 .....	10
3.8.2.	JP2 .....	10
4.	カメラモジュール用電源 VDDH、VDDL .....	11
4.1.	VDDH .....	11
4.2.	VDDL .....	11
4.2.1.	出力回路概略図 .....	11
4.2.2.	入力回路概略図 .....	11
5.	注意事項 .....	12

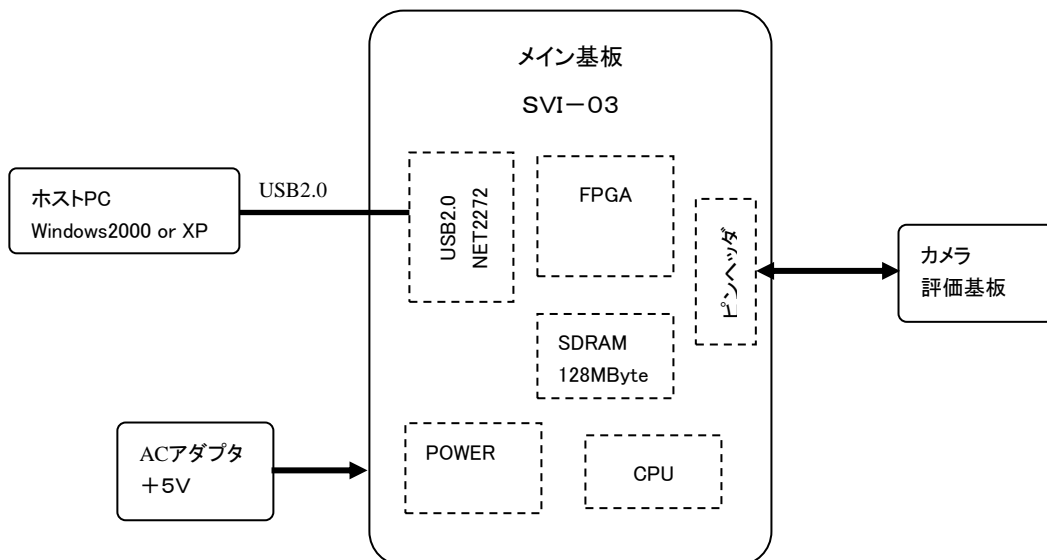
## 1. 概要

本マニュアルは、カメラモジュール評価で使用するカメラI/Fボード: **SVI-03** のハードウェアマニュアルです。USB2.0 インターフェースを持つパソコンが使用でき、簡単にカメラの画像をリアルタイムで入力する事が出来ます。

- ・ ホストPC I/Fは USB2.0/480Mbps
- ・ SDRAM(128MB オプションで 256MB まで搭載可能)を搭載する事により抜けの無いデータ取りこみが可能です。
- ・ モニタリングモード、レコーディングモードの 2 つのモードに対応しています。詳細は後記参照。
- ・ I2C通信機能  
I2Cホスト機能によりV同期レジスタ読み込みが可能です。  
読み出したデータはヘッダ情報またはブランキングデータに載せてホストPCへ転送します。
- ・ ホストPCへの定期情報通知機能があります。
- ・ カメラモジュールからの画像データは 8bit(YUV,4:2:2)、8bit(RGB、4:4:4)、16bit(YUV,4:2:2)、の切り替え入力が可能。
- ・ 10、12ビット Raw データの保存
- ・ 8ビットの汎用出力ポートと8ビットの汎用の入力ポートを搭載することにより評価ボードへの設定、ステータス読み込み等が可能です。
- ・ 画像 CLK 用 PLL 内臓クロックジェネレータを搭載することにより、任意にカメラモジュールへのシステムクロックを変更することが可能です。

## 2. 接続図

本書は、CCD/CMOSカメラモジュール用評価基板(SVI-03)の H/W 仕様書です。

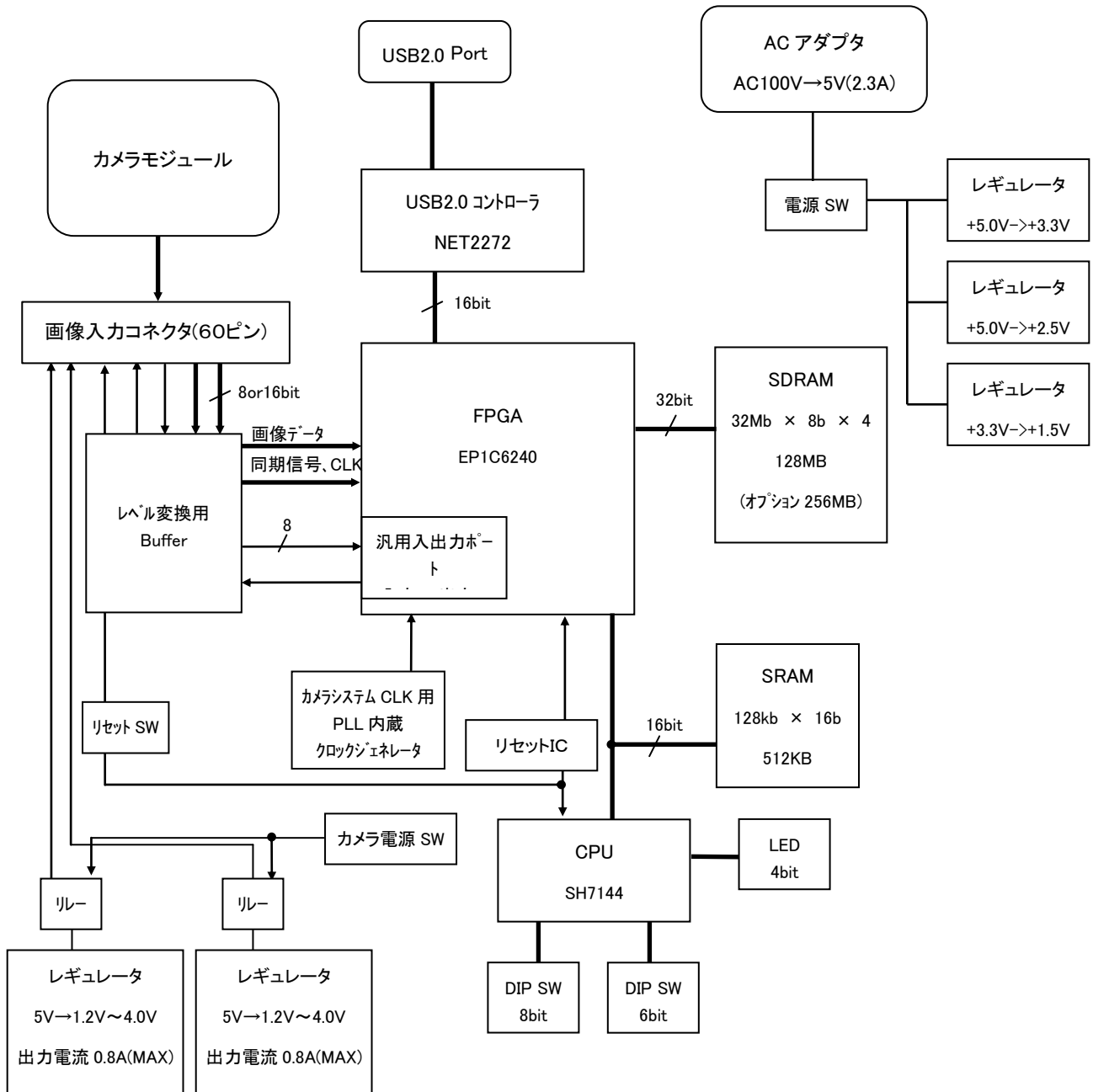


### 3. 概略部品配置図

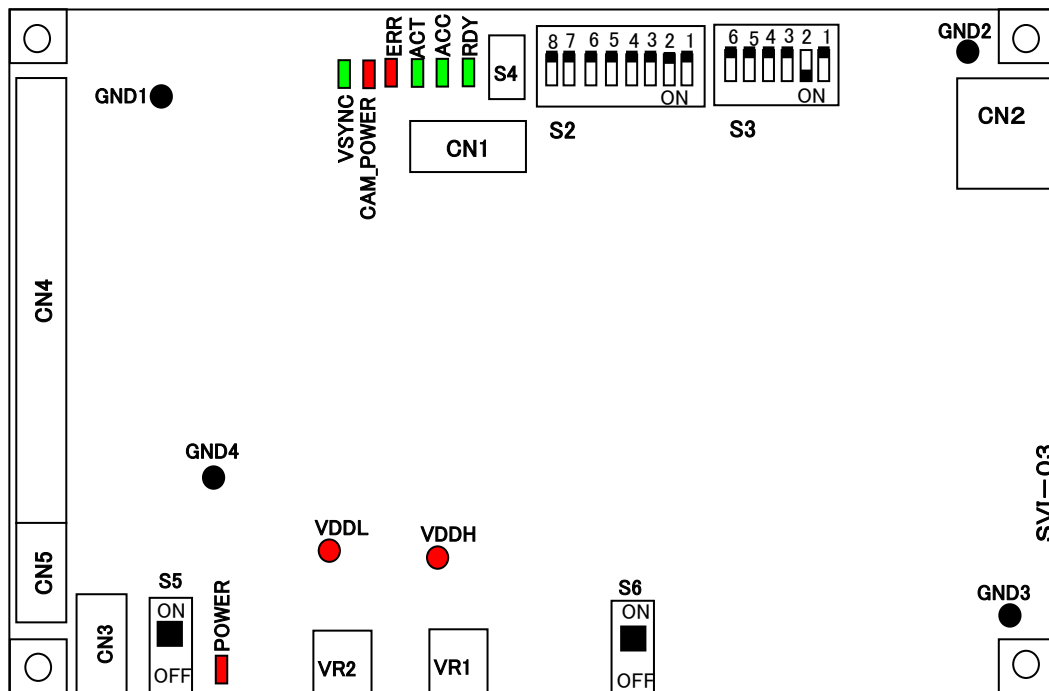
#### 3.1. SVI-03部品配置図

以下に本書中に説明のある SVI-03 ブロック図と部品配置図を記します。

##### 3.1.1. SVI-03 ブロック図



### 3.1.2. SVI-03 概略配置図



### 3.2. SVI-03 コネクタ

#### 3.2.1. CN1: シリアルコネクタ

CPU(SH7144)内蔵のフラッシュROMへプログラム等をダウンロードする際に使用します。(通常は使用不可)

**\* 使用した場合の動作保証は致しません。**

使用コネクタ		A1-10PA-2.54DSA:HIROSE		
ピン番	信号名	ニーモニク	入出力	備考
1	NC		—	
2	+3.3V		—	
3	GND		—	
4	NMI		入力	510Ω プルアップ抵抗付き
5	TxD		出力	
6	RxD		入力	4.7KΩ プルアップ抵抗付き
7	NC			
8	NC			
9	NC			
10	NC			

#### 3.2.2. CN2: USB2. 0コネクタ

ホストPCと接続するUSB2. 0コネクタです。

使用コネクタ		E8144-B01021: Full Rise Electronic		
ピン番	信号名	ニーモニク	入出力	備考
1	BUS_POWER		—	未使用
2	DM		—	
3	DP		—	
4	GND		—	

#### 3.2.3. CN3: 電源コネクタ

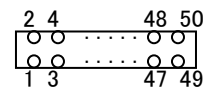
SVI-03 用DC5V用電源入力コネクタです。

使用コネクタ		MJ-179P:丸信無線		
ピン番	信号名	ニーモニク	入出力	備考
1	VCC		—	
2	GND		—	
3	GND		—	



## 3.2.4. CN4:カメラ接続コネクタ

勘合面視

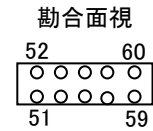


変換基板とカメラ・モジュールを接続するためのコネクタです。

方向は SVI-03 から見ての方向です。

使用コネクタ		A1-50PA-2.54DSA:HIROSE					
ピン番	信号名	方向	備考	ピン番	信号名	方向	備考
1	VDD_L	OUT	1.25~4.0V 出力可能	26	GND	-	
2	GND	-		27	Y2	IN	Pixel_DATA2
3	P0	IN	汎用入力ポート	28	GND	-	
4	GND	-		29	Y3	IN	Pixel_DATA3
5	P1	IN	汎用入力ポート	30	GND	-	
6	GND	-		31	Y4	IN	Pixel_DATA4
7	P2	IN	汎用入力ポート	32	GND	-	
8	GND	-		33	Y5	IN	Pixel_DATA5
9	P3	OUT	汎用出力ポート	34	GND	-	
10	GND	-		35	Y6	IN	Pixel_DATA6
11	P4	OUT	汎用出力ポート	36	GND	-	
12	HS	IN	カメラからの水平同期	37	Y7	IN	Pixel_DATA7
13	VS	IN	カメラからの垂直同期	38	GND	-	
14	XRST	OUT	カメラへの RESET 信号	39	CLKOUT	OUT	カメラモジュール用 CLK
15	VDD_H	OUT	1.25~4.0V 出力可能	40	GND	-	
16	GND	-		41	Y8	IN	Pixel_DATA8
17	SDA	IN/OUT	I2C_DATA	42	Y9	IN	Pixel_DATA9
18	GND	-		43	Y10	IN	Pixel_DATA10
19	SCL	OUT	I2C_CLK	44	Y11	IN	Pixel_DATA11
20	GND	-		45	Y12	IN	Pixel_DATA12
21	DCK	IN	Pixel_CLK	46	Y13	IN	Pixel_DATA13
22	GND	-		47	Y14	IN	Pixel_DATA14
23	Y0	IN	Pixel_DATA0	48	Y15	IN	Pixel_DATA15
24	GND	-		49	3.3V	OUT	
25	Y1	IN	Pixel_DATA1	50	P5	OUT	汎用出力ポート

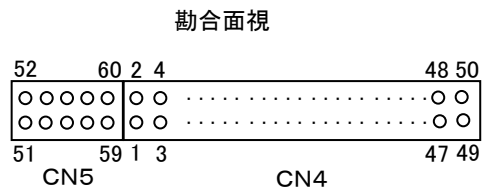
## 3.2.5. CN5:カメラ接続コネクタ



ターゲットボードへの接続コネクタです。方向は SVI-03 から見ての方向です。

使用コネクタ		A1-10PA-2.54DSA:HIROSE					
ピン番	信号名	方向	備考	ピン番	信号名	方向	備考
51	P6	OUT	汎用出力ポート	56	P11	IN	汎用入力ポート
52	P7	OUT	汎用出力ポート	57	P12	IN	汎用入力ポート
53	P8	OUT	汎用出力ポート	58	P13	IN	汎用入力ポート
54	P9	OUT	汎用出力ポート	59	P14	IN	汎用入力ポート
55	P10	OUT	汎用出力ポート	60	P15	IN	汎用入力ポート

## 3.2.6. CN4 と CN5 の位置関係



・CN4 と CN5 を合わせて 60 ピンのピンヘッダ相当になっている。

### 3.3. SVI-03発光ダイオード

#### 3.3.1. POWER LED(赤色)

SVI-03の電源表示用LEDです。

電源用コネクタ(CN3)から電源が供給され且、S5が”ON”で点灯します。

#### 3.3.2. CAM POWER LED(赤色)

カメラの電源表示用LEDです。

カメラへVDDH,VDDLが供給されている事を示すLEDです。

#### 3.3.3. ERR LED(赤色)

何らかのエラーが発生している場合に点灯します。

#### 3.3.4. VSYNC LED(緑色)

カメラからの VSYNC が供給されている事を表示する LED です。

“L”レベルにて点灯します。

#### 3.3.5. ACT LED(緑色)

Buffer0へカメラから画像を入力している場合に点灯します。

モニタリング機能時には、Buffer0／1と交互に画像が入力されるので、フレーム毎に点灯消灯を繰り返します。

レコーディング機能時には、Buffer0だけが対象になるので、画像入力開始で点灯し、終了で消灯します。

#### 3.3.6. ACC LED(緑色)

アイドルでない場合(画像を入力中、画像を転送中、I2Cコマンドを入出力中等)に点滅します。

#### 3.3.7. RDY LED(緑色)

レディ状態の場合に点灯します。

### 3.4. SVI-03スイッチ

#### 3.4.1. S2:DIPスイッチ

1-5 は使用禁止です。(使用した場合の動作保証は致しません)

S3	説明
1	予約 * 通常OFF 使用禁止
2	予約 * 通常OFF 使用禁止
3	予約 * 通常OFF 使用禁止
4	予約 * 通常OFF 使用禁止
5	予約 * 通常OFF 使用禁止
6	カメラへの電源供給 OFF:起動時にカメラへの電源を供給します。 ON:起動時にカメラへの電源を供給しません。
7	I2C通信速度 下記表参照
8	I2C通信速度 下記表参照

I2C通信速度設定表

I2C通信速度	S2-7	S2-8
400Kbps	OFF	OFF
200Kbps	ON	OFF
100Kbps	OFF	ON
100Kbps	ON	ON

#### 3.4.2. S3:DIPスイッチ

1-4 は使用禁止です。(使用した場合の動作保証は致しません)

S4	説明
1	予約 * 通常OFF 使用禁止
2	予約 * 通常ON 使用禁止
3	予約 * 通常OFF 使用禁止
4	予約 * 通常OFF 使用禁止
5	カメラモジュールへの出力 CLK 設定 下記表参照
6	カメラモジュールへの出力 CLK 設定 下記表参照

カメラモジュールへの出力 CLK 設定表

出力 CLK	S2-5	S2-6
PLL 内蔵 CLK ジェネレータの出力の 1/1	OFF	OFF
PLL 内蔵 CLK ジェネレータの出力の 1/2	ON	OFF
PLL 内蔵 CLK ジェネレータの出力の 1/4	OFF	ON
PLL 内蔵 CLK ジェネレータの出力の 1/1	ON	ON

### 3.5. S4: プッシュ・スイッチ

カメラ・リセットスイッチです。押しているあいだ、カメラ・モジュールにリセットがかかります。

#### 3.5.1. S5: POWER スイッチ

SVI-03 のON/OFFスイッチです。

#### 3.5.2. S6: カメラPOWER スイッチ

カメラへの電源 (VDDH,VDDL) のON/OFFスイッチです。

ONにするとリレー1が短絡しカメラへ VDDH 及び VDDL が出力されます。

### 3.6. カメラ電源・調整ボリューム

#### 3.6.1. VR1: VDDH調整用ボリューム

SVI-03 で生成するVDDHの調整用ボリュームです。(1.25V~4.00V)チェック端子VDDHで電圧を計測します。

**出荷時設定2. 9V**

#### 3.6.2. VR2: VDDL調整用ボリューム

SVI-03 で生成するVDDLの調整用ボリュームです。(1.25V~4.00V)チェック端子VDDLで電圧を計測します。

**出荷時設定2. 9V**

### 3.7. SVI-03チェック端子

#### 3.7.1. VDDH チェック端子

VDDHの調整時に使用するチェック端子です。(出荷時設定2. 9V)

#### 3.7.2. VDDLチェック端子

VDDLの調整時に使用するチェック端子です。(出荷時設定2. 9V)

#### 3.7.3. GND1~4チェック端子

VDDH及びVDDL調整時の GND 端子として使用してください。

#### 3.7.4. GND1、2チェック端子

VDDH及びVDDL調整時の GND 端子として使用してください。

### 3.8. SVI-03ジャンパー

#### 3.8.1. JP1

1-2 を短絡してください。

2-3 を短絡しての動作は保証しません。

#### 3.8.2. JP2

1-2 を短絡してください。

2-3 を短絡しての動作は保証しません。

## 4. カメラモジュール用電源 VDDH、VDDL

### 4.1. VDDH

VDDH はカメラモジュールの内部電源等でご使用ください。

SVI-03 基板上に実装している、VR1 にて調整します。調整範囲は+1.25V～+4.00V まで調整可能です。

出荷時は+2.9V に設定しています。

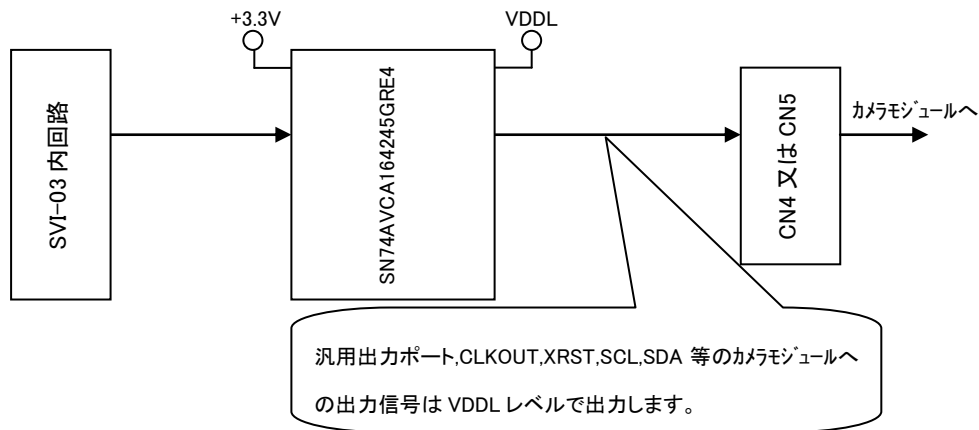
### 4.2. VDDL

VDDL はカメラモジュールへの I/O 信号レベル用電源です。

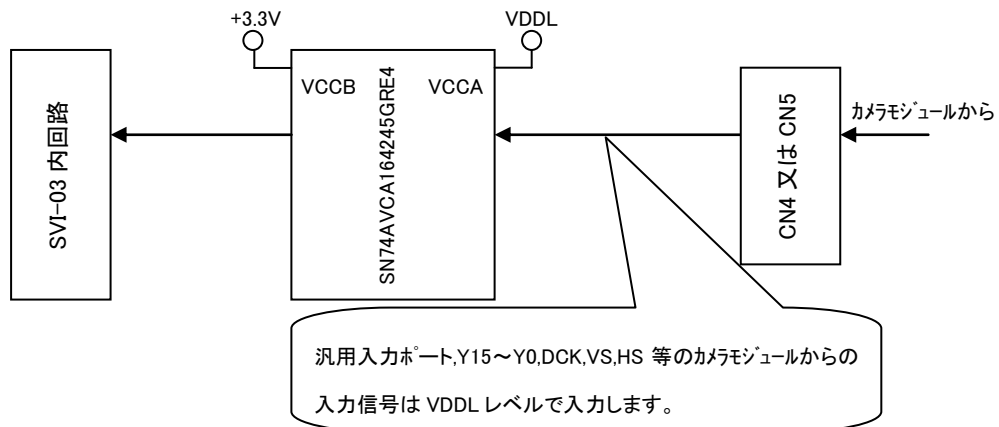
SVI-03 基板上に実装している、VR2 にて調整します。調整範囲は+1.25V～+4.00V まで調整可能です。

出荷時は+2.9V に設定しています。カメラモジュールからの入出力概略回路は以下の様になっています。

#### 4.2.1. 出力回路概略図



#### 4.2.2. 入力回路概略図



- ドライバ( SN74AVCA164245GRE4)の電氣的仕様はテキサス・インスツルツメンツ社様 HP からデータシートをダウンロードして頂き参照してください。不明な点は弊社営業まで お問い合わせ下さい。

## 5. 注意事項

本ボードをご使用する際は、以下の注意事項を必ずお守り下さい。

1. カメラモジュールの取り外しを行う場合は SVI-03 のカメラ電源をOFFにして下さい。
2. 本書の内容に関しては、将来予告なしに変更することがあります。
3. 本書の内容の一部又は全部を無断で転載することは、禁止されています。
4. 本書の内容については万全を期していますが、万一不審な点や誤り、記載もれなどお気付きの点がありましたら <http://www.net-vision.co.jp/> よりご連絡ください。