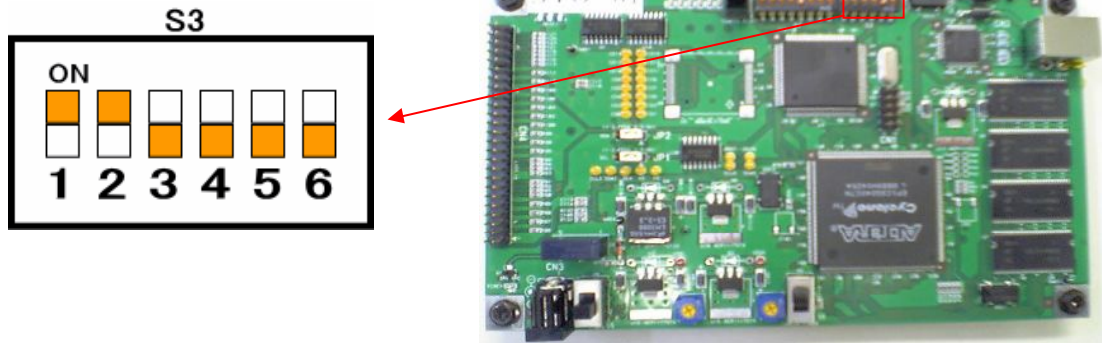


SV ボードのファームウェアアップデート方法

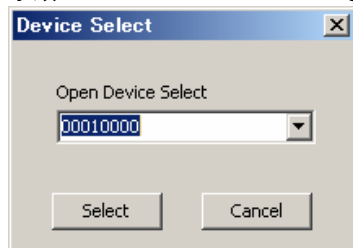
SV ボードのファームウェアのアップデートを行います。アップデートを行う前に SV ボードのディップスイッチ S3 を下図のように設定してください。



手順1. SV ボードのディップスイッチ S3 を上図のように設定してから SV ボードの電源を投入してください。

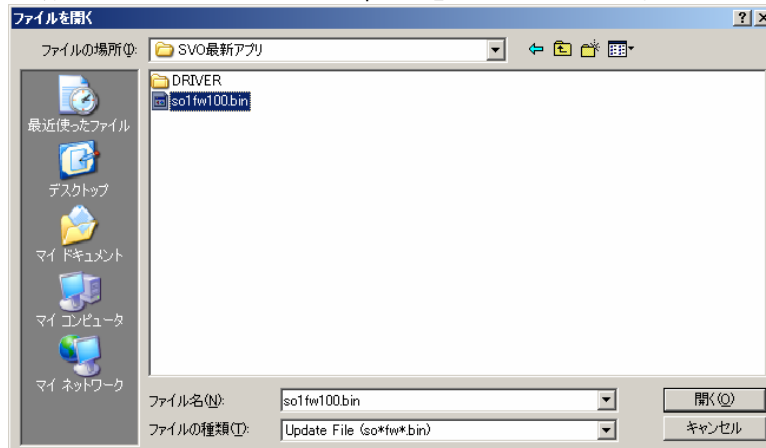
手順2. SV ボードオペレーション画面を起動してください。

手順3. Device メニューの Select をクリックして、アップデートを行う、SV ボードを選択してください。



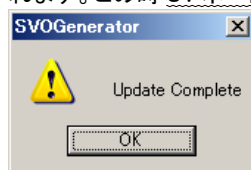
※ダイアログの ID 表示はソフトウェアのバージョンにより4桁の場合もあります

手順4. Tool メニューの Firmware Update をクリックしてください。



手順5. ファイル選択ダイアログが表示されますので、soOfwxxx.bin を選択し開くボタンをクリックしてください。

手順6. マウスイカーソルが砂時計に変わります。しばらくすると砂時計が矢印しに戻り、下図の完了メッセージが表示されます。この時 SV ボード上のディップスイッチ S4 の隣の ACC ランプが完全に消灯したかを確認します。

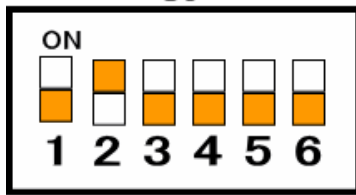


手順7. OK ボタンをクリックし、SV ボードオペレーション画面を終了してください。

手順8. SV ボードの電源を切ります。

手順9. ディップスイッチ S3 を下図のように通常状態に戻してください。

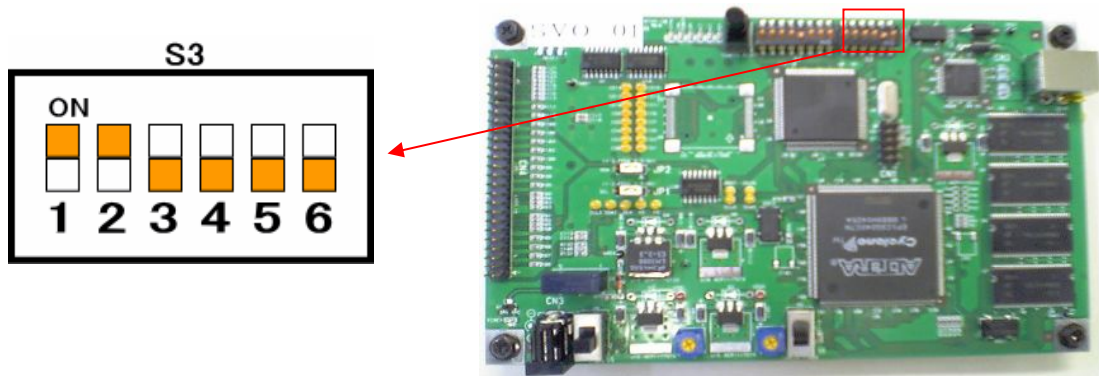
S3



注意：ファームウェア・アップデートとFPGA アップデート、PLL アップデートは連続して実行することはできません。

SV ボードのFPGAアップデート方法

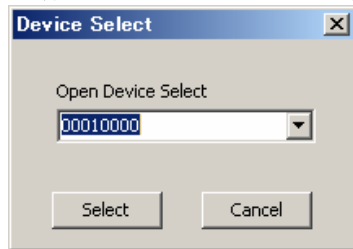
SV ボードの FPGA のアップデートを行います。アップデートを行う前に SV ボードのディップスイッチ S3 を下図のように設定してください。



手順1. SV ボードのディップスイッチ S3 を上図のように設定してから SV ボードの電源を投入してください。

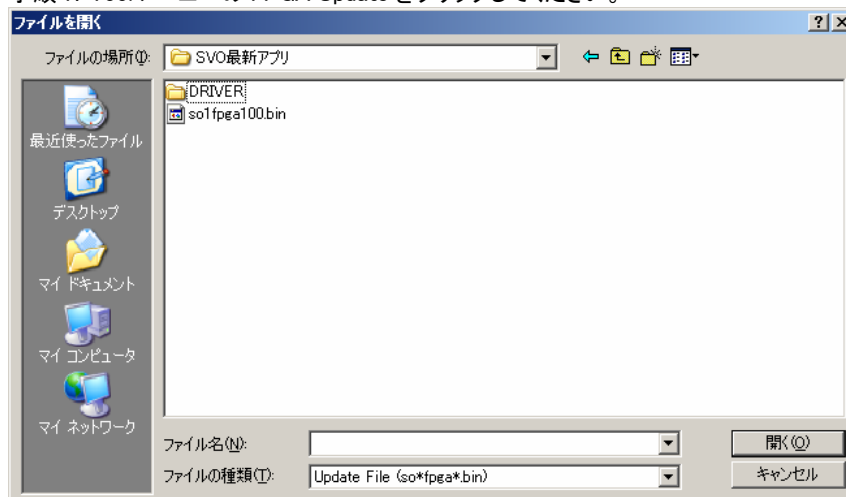
手順2. SV ボードオペレーション画面を起動してください。

手順3. Device メニューの Select をクリックして、アップデートを行う、SV ボードを選択してください。



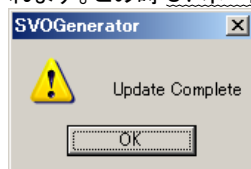
※ダイアログの ID 表示はソフトウェアのバージョンにより4桁の場合もあります

手順4. Tool メニューの FPGA Update をクリックしてください。



手順5. ファイル選択ダイアログが表示されますので、soOfpgaxxx.bin を選択し開くボタンをクリックしてください。

手順6. マウスイカーソルが砂時計に変わります。しばらくすると砂時計が矢印しに戻り、下図の完了メッセージが表示されます。この時 SV ボード上のディップスイッチ S4 の隣の ACC ランプが完全に消灯したかを確認します。



手順7. OK ボタンをクリックし、SV ボードオペレーション画面を終了してください。

手順8. SV ボードの電源を切ります。

手順9. ディップスイッチ S3 を下図のように通常状態に戻してください。

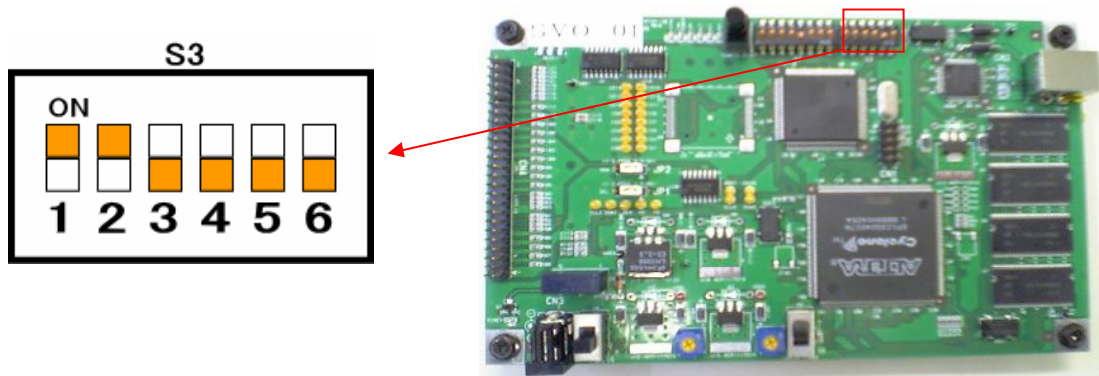


注意：FPGA アップデートとファームウェア・アップデート、PLL アップデートは連続して実行することはできません。

SV ボードの PLL アップデート方法

※注意 FPGA;130 以上、FW;103 以上でないはこの機能は使用することができません。

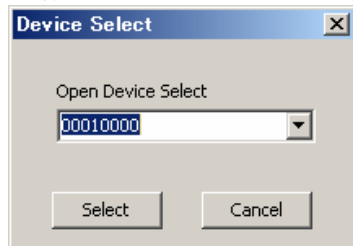
SV ボードの FPGA のアップデートを行います。アップデートを行う前に SV ボードのディップスイッチ S3 を下図のように設定してください。



手順1. SV ボードのディップスイッチ S3 を上図のように設定してから SV ボードの電源を投入してください。

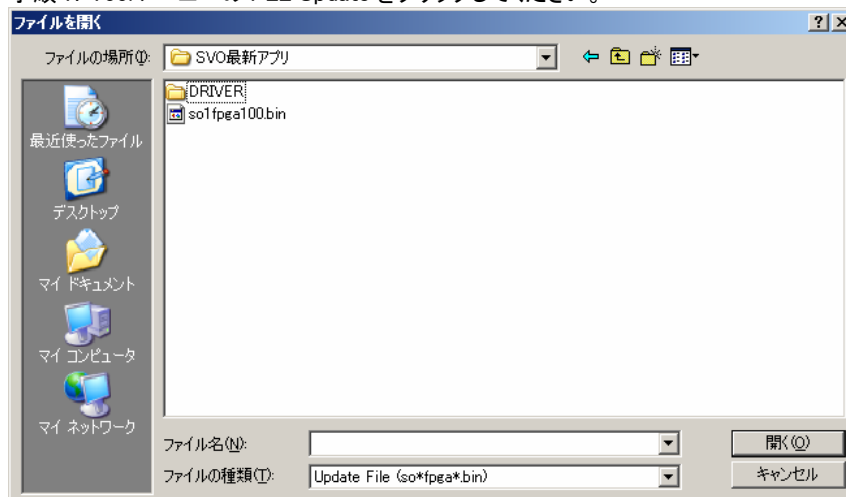
手順2. SV ボードオペレーション画面を起動してください。

手順3. Device メニューの Select をクリックして、アップデートを行う、SV ボードを選択してください。



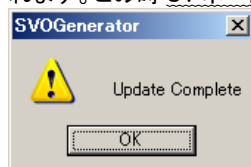
※ダイアログの ID 表示はソフトウェアのバージョンにより4桁の場合もあります

手順4. Tool メニューの PLL Update をクリックしてください。



手順5. ファイル選択ダイアログが表示されますので、sOpllxxx.bin を選択し開くボタンをクリックしてください。

手順6. マウスイカーソルが砂時計に変わります。しばらくすると砂時計が矢印しに戻り、下図の完了メッセージが表示されます。この時 SV ボード上のディップスイッチ S4 の隣の ACC ランプが完全に消灯したかを確認します。



手順7. OK ボタンをクリックし、SV ボードオペレーション画面を終了してください。

手順8. SV ボードの電源を切ります。

手順9. ディップスイッチ S3 を下図のように通常状態に戻してください。



注意：FPGA アップデートとファームウェア・アップデート、PLL アップデートは連続して実行することはできません。