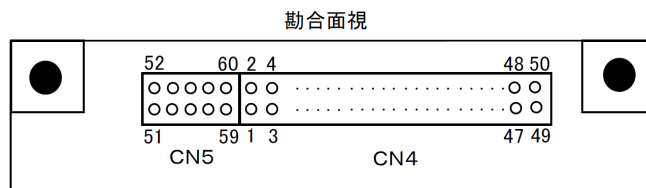


## SVI-09 ターゲットボード接続コネクタ 配列



CN4、CN5 : SVI-09 とターゲットボードを接続するためのコネクタ です。

### CN4

使用コネクタ		A1-50PA-2.54DSA: ヒロセ電機					
ピン番	信号名	方向	備考	ピン番	信号名	方向	備考
1	VDDL	OUT	ターゲットI/Oレベル電源 (1.2 - 3.6V まで設定可能)	2	GND	-	-
3	P0	IN	汎用入力ポート 0 / Pixel_DATA16	4	GND	-	-
5	P1	IN	汎用入力ポート 1 / DE 入力 (8-16bit) / Pixel_DATA17	6	GND	-	-
7	P2	IN	汎用入力ポート 2 / Pixel_DATA18	8	GND	-	-
9	P3	OUT / IN	汎用出力ポート 0 / Pixel_DATA24	10	GND	-	-
11	P4	OUT / IN	汎用出力ポート 1 / DE 入力 (24bit) / Pixel_DATA25	12	HSYNC	IN	水平同期入力
13	VSYNC	IN	垂直同期入力	14	XRST	OUT	リセット信号出力
15	VDDH	OUT	ターゲット電源 (1.2 - 3.6V まで設定可能)	16	GND	-	-
17	SDA	IO	I2C_DATA	18	GND	-	-
19	SCL	IO	I2C_CLK	20	GND	-	-
21	DCK	IN	Pixel_CLK (ピクセルクロック入力)	22	GND	-	-
23	Y0	IN	Pixel_DATA0	24	GND	-	-
25	Y1	IN	Pixel_DATA1	26	GND	-	-
27	Y2	IN	Pixel_DATA2	28	GND	-	-
29	Y3	IN	Pixel_DATA3	30	GND	-	-
31	Y4	IN	Pixel_DATA4	32	GND	-	-
33	Y5	IN	Pixel_DATA5	34	GND	-	-
35	Y6	IN	Pixel_DATA6	36	GND	-	-
37	Y7	IN	Pixel_DATA7	38	GND	-	-
39	CLKOUT	OUT	ターゲット駆動用クロック	40	GND	-	-

41	Y8	IN	Pixel_DATA8	42	Y9	IN	Pixel_DATA9
43	Y10	IN	Pixel_DATA10	44	Y11	IN	Pixel_DATA11
45	Y12	IN	Pixel_DATA12	46	Y13	IN	Pixel_DATA13
47	Y14	IN	Pixel_DATA14	48	Y15	IN	Pixel_DATA15
49	VDDP	OUT	ターゲット補助電源 (1.5 - 4.1V まで設定可能)	50	P5	OUT / IN	汎用出力ポート 2 / Pixel_DATA26

## CN5

使用コネクタ		A1-10PA-2.54DSA: ヒロセ電機					
ピン番	信号名	方向	備考	ピン番	信号名	方向	備考
51	P6	OUT/ IN	汎用出力ポート 3 / Pixel_DATA27	52	P7	OUT / IN	汎用出力ポート 4 / Pixel_DATA28
53	P8	OUT / IN	汎用出力ポート 5 / Pixel_DATA29	54	P9	OUT / IN	汎用出力ポート 6 / Pixel_DATA30
55	P10	OUT / IN	汎用出力ポート 7 / Pixel_DATA31	56	P11	IN	汎用入力ポート 3 / Pixel_DATA19
57	P12	IN	汎用入力ポート 4 / Pixel_DATA20	58	P13	IN	汎用入力ポート 5 / Pixel_DATA21
59	P14	IN	汎用入力ポート 6 / Pixel_DATA22	60	P15	IN	汎用入力ポート 7 / Pixel_DATA23